



CD8561 CD8562 CD8564

精密、轨到轨输入输出、CMOS 运算放大器

版本：Rev 1.0.0 日期：2025-6-3

产品特性

- 低失调电压: 20 μ V (最大值)
- 输入补偿漂移: 0.005 μ V/ $^{\circ}$ C
- 高增益带宽积: 11MHz
- 轨到轨输入/输出
- 高增益, 共模抑制比, 电源抑制比: 120dB (典型值)
- 高转换率: 8.5V/ μ s
- 低噪声: 电压幅度 0.48 μ Vp-p (0.1~10Hz)
- 低功耗: 平均每个运算放大器为 1.3mA
- 过载恢复时间: 0.4 μ s
- 低电源电压: +2.9 V 至 +5.5 V
- 无需外置电容器
- 扩展工作温度: -40 $^{\circ}$ C 至 +125 $^{\circ}$ C

产品应用

- 温度传感器
- 医疗、工业测量仪表
- 压力传感器
- 电源供电仪器
- 有源滤波器
- 重量刻度传感器
- 应变计量放大器
- 电源转换器、逆变器

产品描述

CD8561, CD8562, CD8564 (双电源供电, 可完全关断) 系列型号的 CMOS 运算放大器使用自动调零技术同步提供极低的失调电压 (最大为 20 μ V), 超温超时使用时接近于零漂移。该系列放大器具有超低的噪音、失调和功率。

这种微型、高精度运算放大器具有高偏移输入阻抗, 轨至轨输入和轨至轨输出摆幅, 还具有 11MHz 的高增益带宽积和 8.5V/ μ s 的转换速率。使用最低+2.9V ($\pm$ 1.45V), 最高+5.5V ($\pm$ 2.75V)的单电源或双电源。

CD8561, CD8562, CD8564 (双电源供电, 可完全关断) 系列专门为温度范围由-40 $^{\circ}$ C 至 125 $^{\circ}$ C 的工业环境和汽车应用而设计。CD8561 单电源放大器采用 5 引脚 SOT23、8 引脚 MSOP8 和 8 引脚 SOIC 封装, CD8562 双电源放大器采用 8 引脚 SOIC、8 引脚 MSOP 窄面嵌入封装, CD8564 四电源放大器采用 14 引脚 SOIC、14 引脚窄 TSSOP 封装。

目录

产品特性 - 1 -

产品应用 - 1 -

产品描述 - 1 -

引脚分配 - 3 -

绝对最大额定值 - 4 -

电气特性 - 4 -

典型性能 - 6 -

应用信息 - 9 -

工作电压 - 9 -

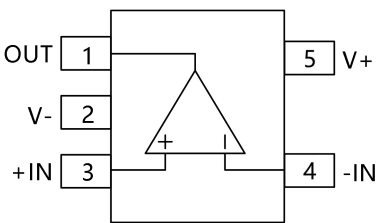
布局指南 - 9 -

封装外形及尺寸 - 10 -

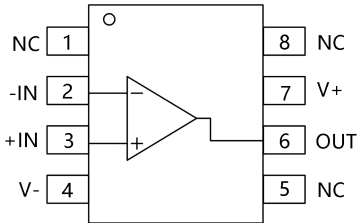
包装/订购信息 - 15 -

修订日志 - 16 -

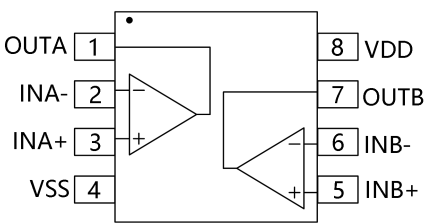
引脚分配



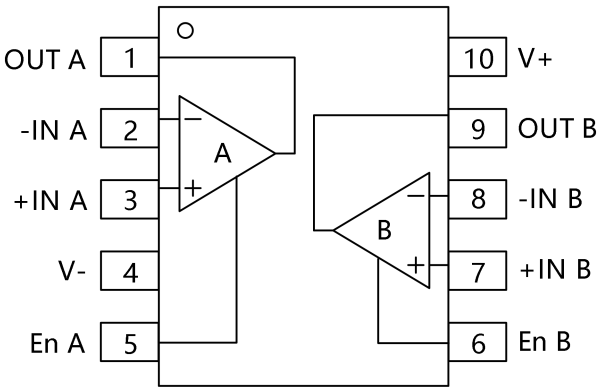
SOT23-5



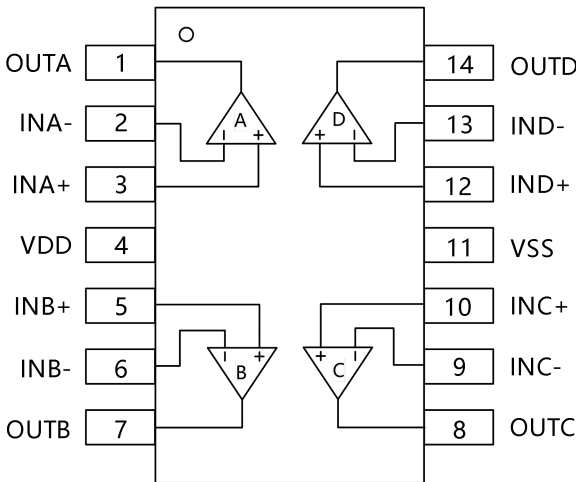
SOIC-8(SOP8),MSOP-8



SOIC-8(SOP8),MSOP-8



MSOP-10



SOIC-14(SOP14),TSSOP-14

提示：NC 表示没有内部连接

绝对最大额定值

参数	范围
电源电压 (VS)	7V
输入电压	– 0.5 至 (V+) + 0.5V
储存温度范围	–65°C to +150°C
工作温度范围	–40°C to +125°C
结温范围	–65°C to +150°C
引线温度 (焊接, 10 秒)	260°C
封装热阻系数 (TA = +25°C)	
SOT23-5, SOT23-6	200°C/W
MSOP-10, SOIC-8	150°C/W
SOIC-14, TSSOP-14	100°C/W
人体模型 (HBM)	5000V
机器模型 (MM)	400V

电气特性

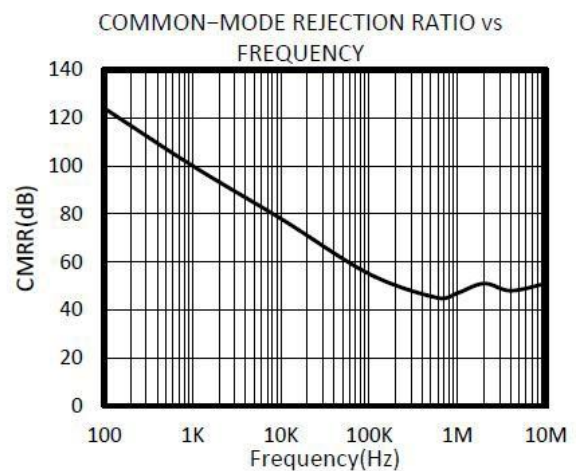
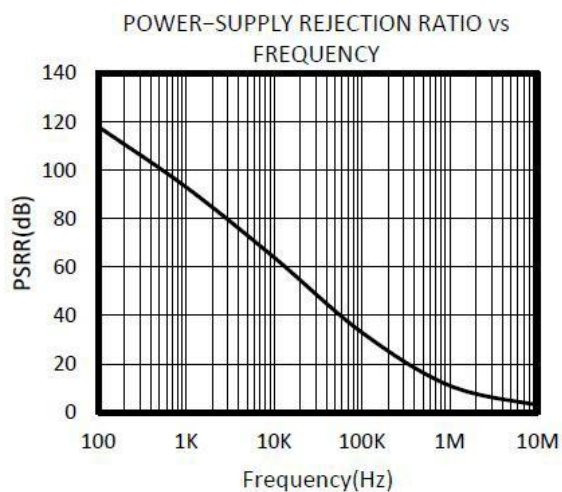
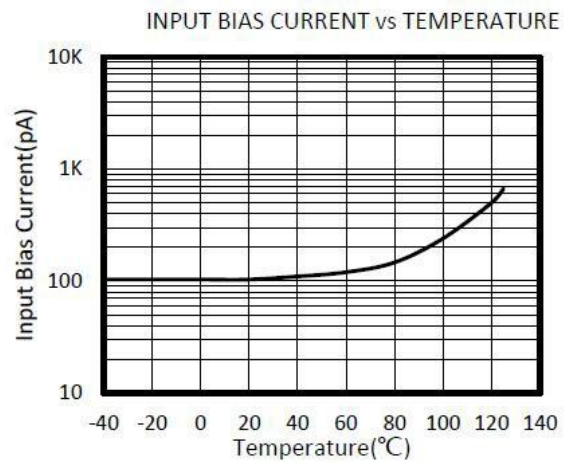
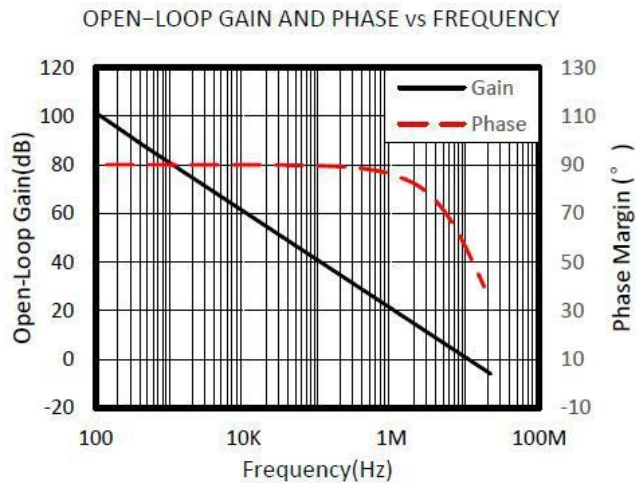
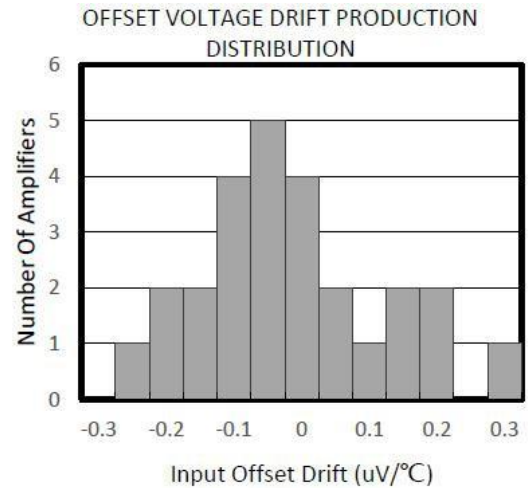
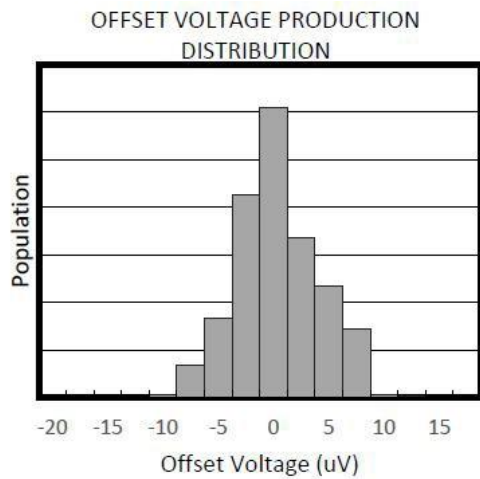
表格中粗体字处限定在指定的环境温度范围为: –40°C 至 +125°C. 除非另外说明, 在 +25°C 下, $V_S = 5V$, $R_L = 10k\Omega$ 与 $V_S/2$ 相关联, 并且 $V_{OUT} = V_S/2$ 。

参数	条件	CD8561, CD8562, CD8564			
		最小值	典型值	最大值	单位
失调电压					
输入失调电压(V _{OS})	V _{CM} = V _S /2		±3	±20	μV
输出电压温度系数 (dV _{OS} /dT)			0.1	0.4	μV/°C
电源抑制比 (PSRR)	V _S = +2.9V to +5.5V, V _{CM} = 0	110	120		dB
直流通道间隔, dc			0.1		μV/V
输入偏置电流					
输入偏置电流 (I _B)	V _{CM} = V _S /2		100		pA
输入失调电流 (I _{OS})			10		pA
噪声性能					
输入电压噪声 (e _n p-p)	f=0.01Hz 至 10Hz		0.48		μVpp
输入电压噪声 (e _n p-p)	f=0.01Hz 至 1Hz		0.15		uVpp
输入电压噪声密度 (e _n)	f=1KHz		32		nV/√Hz
输入电流噪声密度 (i _n)	f=10Hz		1.5		fA/√Hz

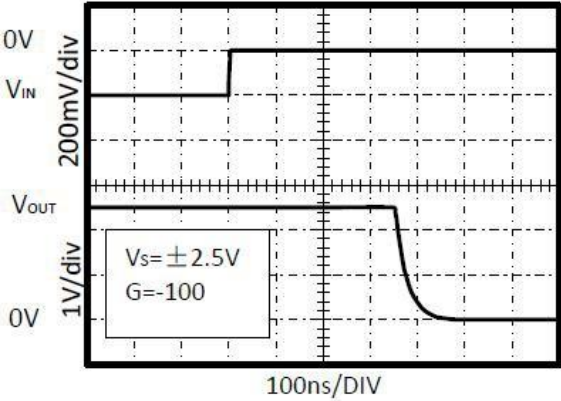
INPUT VOLTAGE RANGE 输入电压范围					
共模输入电压范围 (V_{CM})		(V-)-0.1		(V+)+0.1	V
共模信号抑制比 (CMRR)	$(V-) - 0.1V < V_{CM} < (V+) + 0.1V$	100	120		dB
输入电容					
差分			5		pF
共模			5		pF
开环增益					
开环电压增益 (A_{OL})	$R_L=10K\Omega, V_O=0.3V$ 至 $4.7V$, $-40^{\circ}C \sim 125^{\circ}C$	100	120		dB
动态性能					
电压转换速率 (SR)	$G=+1$		8.5		V/ μs
增益带宽积 (GBW)			11		MHz
过载恢复时间			0.4		μs
输出特性					
高电压输出 (V_{OH})	$R_L=100 K\Omega$ 至 GND	4.99	4.998		V
	$R_L=10 K\Omega$ 至 GND	4.95	4.98		V
低电压输出 (V_{OL})	$R_L=100 K\Omega$ 至 V+		1	10	mV
	$R_L=10 K\Omega$ 至 V+		10	30	mV
短路电流 (I_{SC})			65		mA
POWER SUPPLY 电源					
工作电压范围		2.9		5.5	V
静态电流 (I_Q)			1.3	1.55	mA
SHUTDOWN 关闭					
关闭时间 (T_{OFF})			2		μs
开机时间 (T_{ON})			150		μs
低电压 V_L (关闭)		0		+0.8	V
高电压 V_H (放大器激活)		0.75(V+)		V+	V
使能管脚的输入偏置电流			50		pA
关断条件下的静态电流 (I_{QSD})			1	5	μA

典型性能

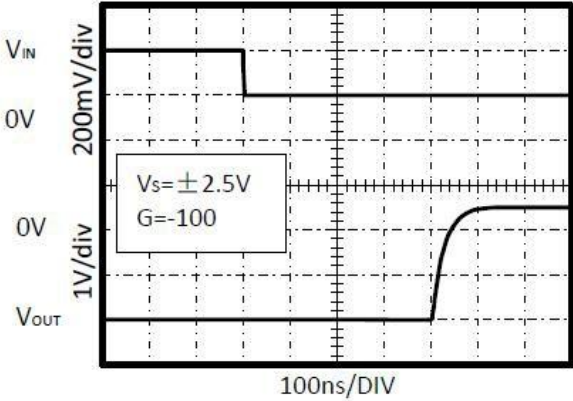
除特别说明外，在 $T_A = +25^{\circ}\text{C}$ 下， $V_S = 5\text{V}$, $R_L = 10\text{k}\Omega$ 与 $V_S/2$ 相关联，并且 $V_{\text{OUT}} = V_S/2$



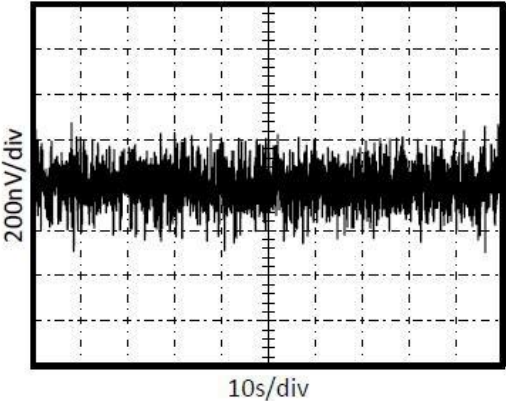
POSITIVE OVERVOLTAGE RECOVERY



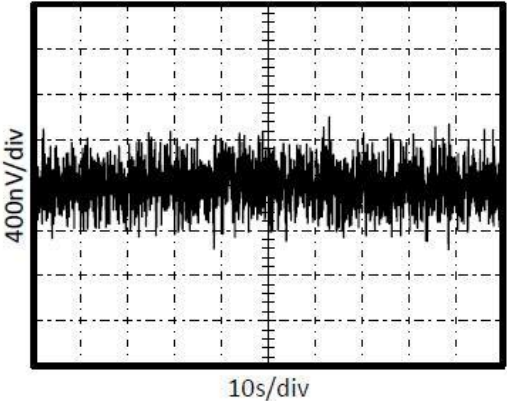
NEGATIVE OVERVOLTAGE RECOVERY



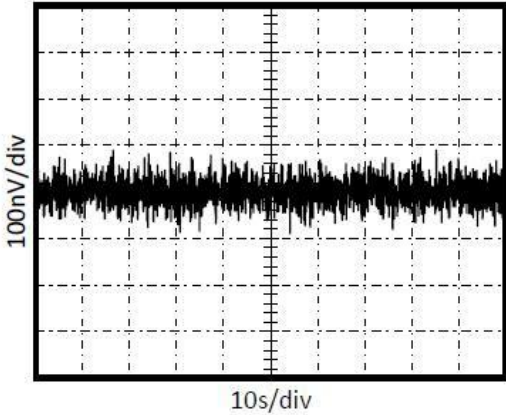
0.01Hz TO 10Hz NOISE AT $V_S=5V$



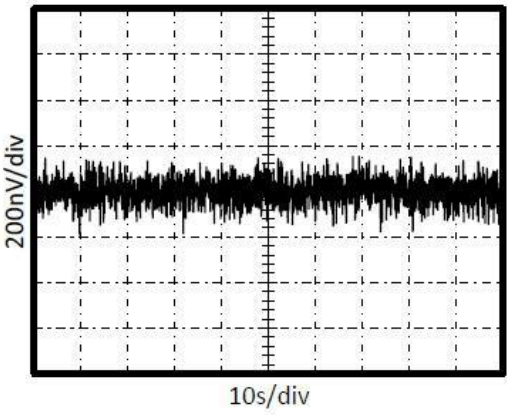
0.01Hz TO 10Hz NOISE AT $V_S=2.9V$

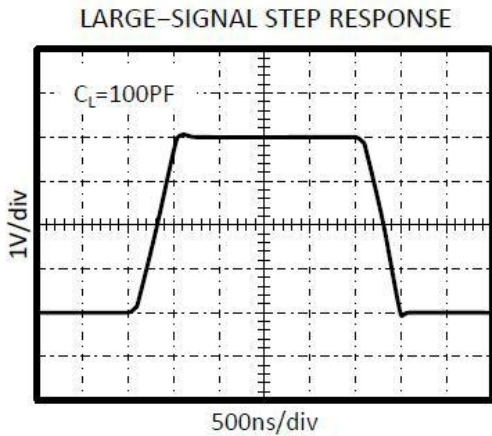
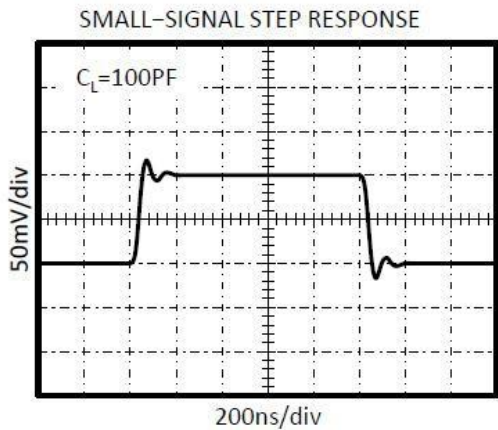
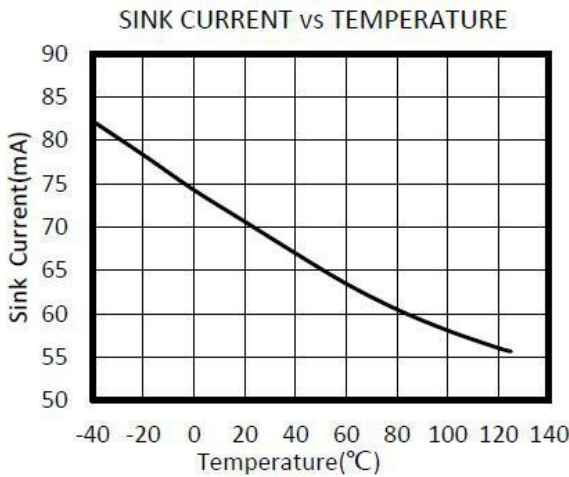
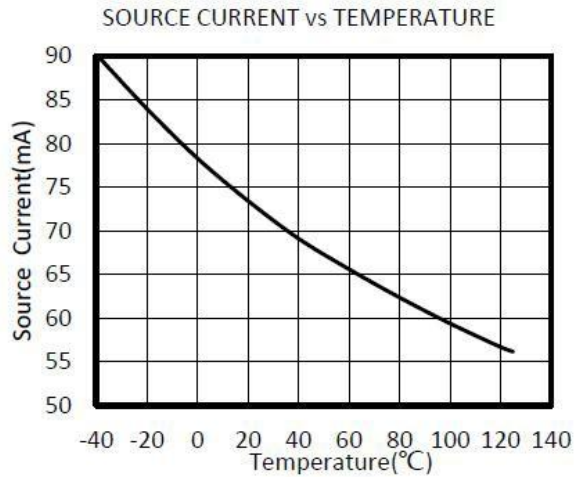
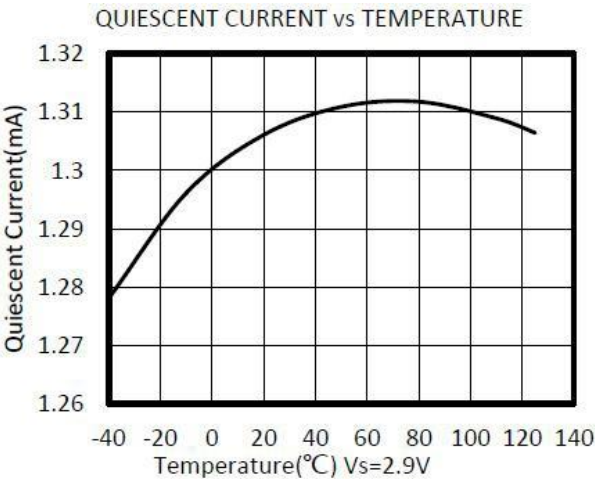
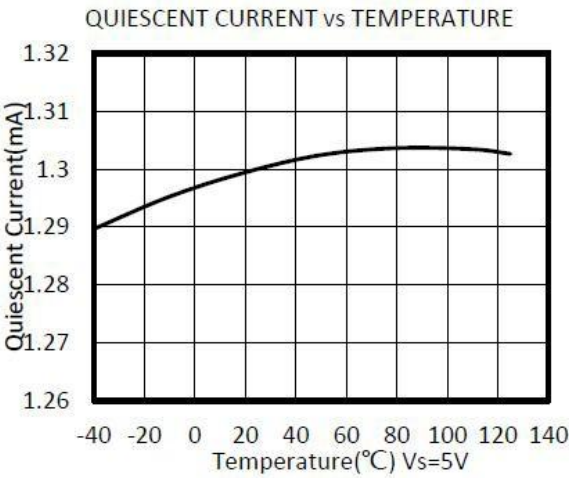


0.01Hz TO 1Hz NOISE AT $V_S=5V$



0.01Hz TO 1Hz NOISE AT $V_S=2.9V$





应用信息

CD8561, CD8562, CD8564 系列运算放大器克服了不可预知的反向输出，实现单位增益稳定和灵活的反向输出。该系列放大器使用零点自动补偿技术来避免超时超温状态下的低失调电压和低漂移。

良好布局规范要求使用 $0.1\mu\text{F}$ 电容，它可以以更加接近的方式穿过电源引脚。为达到最小偏移电压和精密性能，应选择合适的电路布局和力学条件。避免温度变化率产生热电势（塞贝克效应）影响连接不同导体所形成的热电偶节点。这些潜在的热生成电势能够通过保证对等的输入终端来确保消除。

使用低热电系数连接（避免异种金属）。电源供应或者其它热源的热隔离组件。运算放大器和输入电路的气流防护，如散热风扇。

按照上述参考指导能够减少在不同温度下节点热压发生的可能性，它能引起 $0.1\mu\text{V}/^\circ\text{C}$ 或者更高的热压，热压变化取决于金属导体的使用。

工作电压

CD8561, BM8562, CD8564 系列运算放大器单电源电压供应范围为 $+2.9\text{V}$ 至 $+5.5\text{V}$ ($\pm 1.45\text{V}$ 至 $\pm 2.75\text{V}$)，供电电压高于 7V （绝对最大值）能对放大器造成永久损坏。性能跟随供电电压或者温度的变化显示在数据表格中典型特性部分。

布局指南

稳定和灵活的反向输出。该系列放大器使用零点自动补偿技术来避免超时超温状态下的低失调电压和低漂移。

强烈建议要注重电路板良好的布局规范，使用短线路连接。如果可能，使用具有表面贴装元件的 PCB 地平层，这种表面贴装元件尽可能近的布置于设备引脚附近。贴近供电引脚放置一个 $0.1\mu\text{F}$ 电容器通过引脚。这些参考指导中，应该始终使用模拟电路，用以提高性能，提供更好的功能，例如可以减小电磁干扰（EMI）的敏感性。

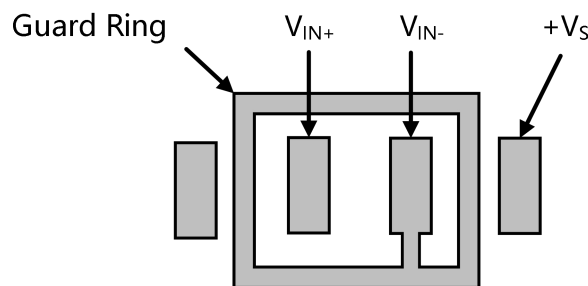
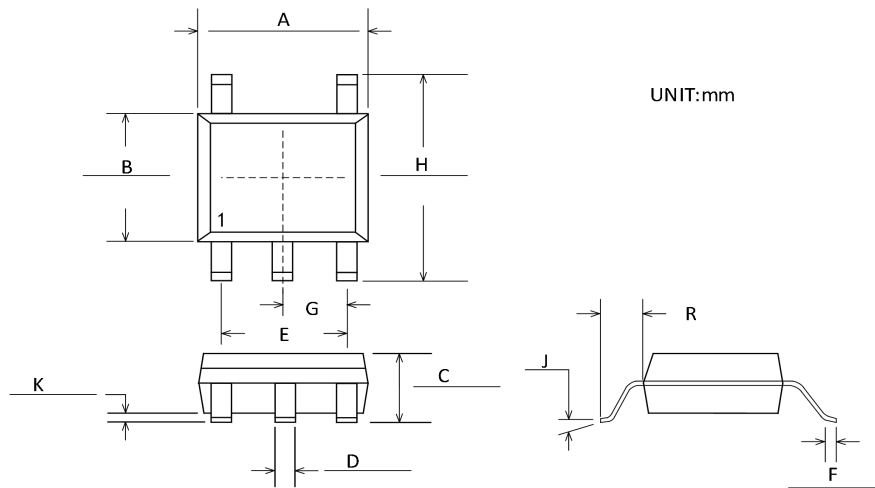


图 1. 保护环的布局

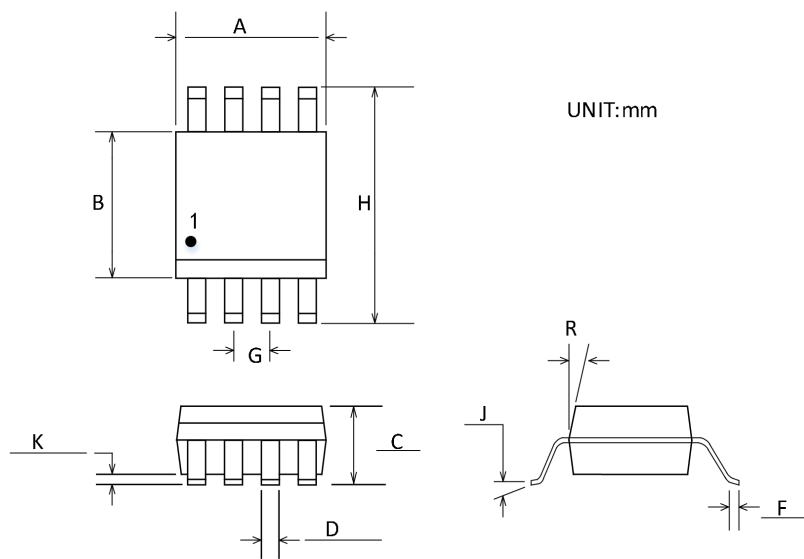
封装外形及尺寸

SOT23-5



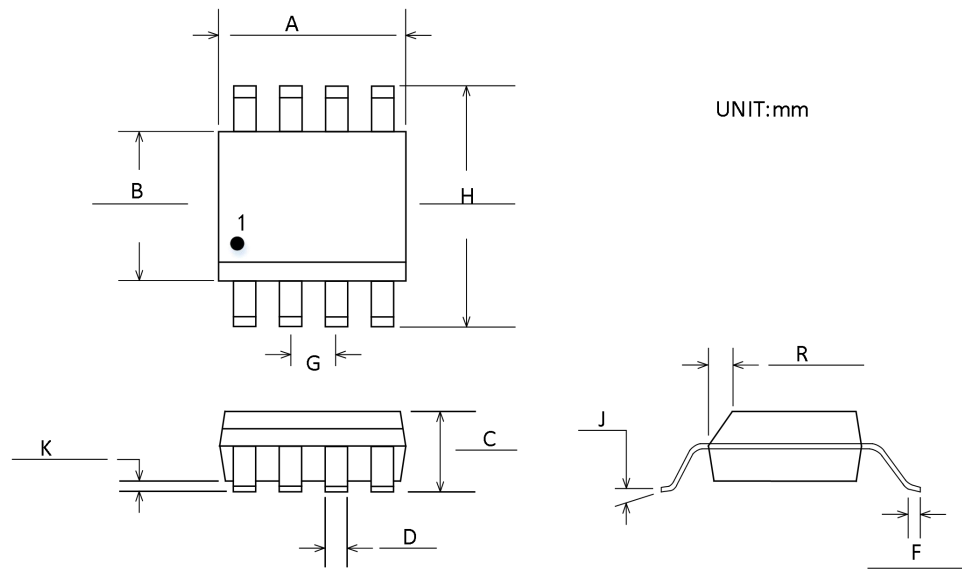
符号	尺寸（毫米）	
	最小值	最大值
A	2.80	3.00
B	1.50	1.70
C	0.95	1.45
D	0.35	0.50
E	1.90BSC	
F	0.35	0.55
G	0.95BSC	
H	2.60	3.00
J	0°	10°
K	0.05	0.15
R	0.60BSC	

MSOP-8



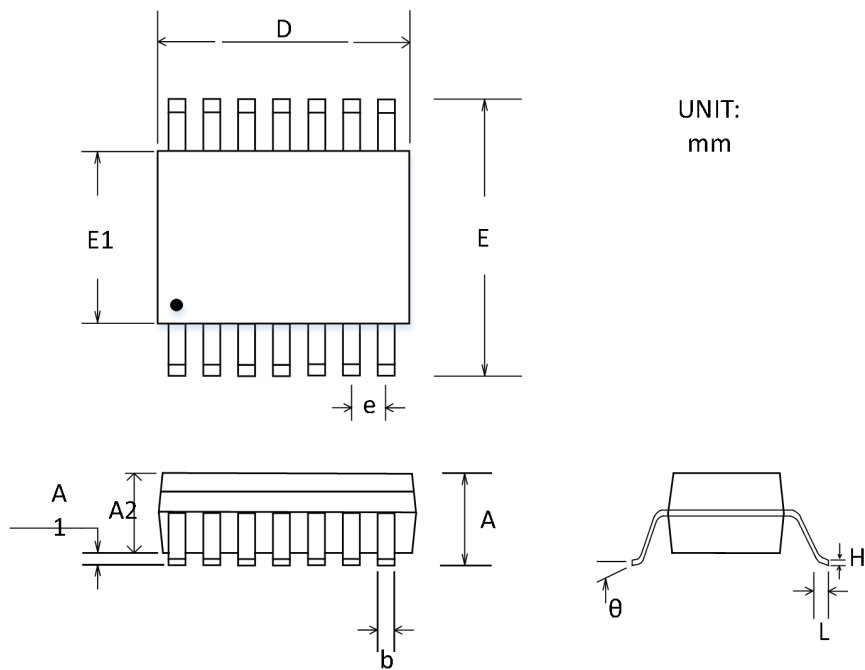
符号	尺寸（毫米）	
	最小值	最大值
A	2.80	3.20
B	2.80	3.20
C	1.10MAX	
D	0.25	0.40
F	0.40	0.80
G	0.65BSC	
H	4.65	5.15
J	0°	6°
K	0.05	0.15
R	15°MAX	

SOP-8



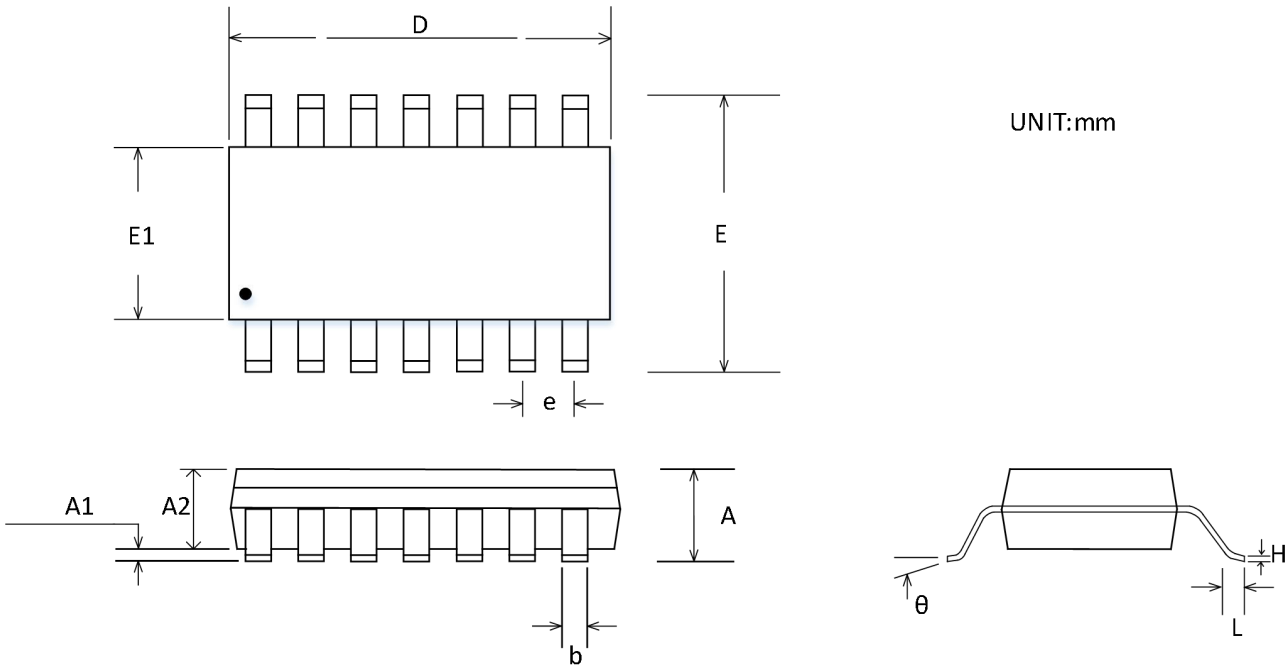
符号	尺寸（毫米）	
	最小值	最大值
A	4.80	5.00
B	3.80	4.00
C	1.35	1.75
D	0.31	0.51
F	0.40	1.27
G	1.27BSC	
H	5.80	6.20
J	0°	8°
K	0.10	0.25
R	0.25	0.50

TSSOP-14



符号	尺寸（毫米）	
	最小值	最大值
A	1.20MAX	
A1	0.05	0.15
A2	0.80	1.05
b	0.19	0.30
D	4.90	5.10
E	6.40BSC	
E1	4.30	4.50
e	0.65BSC	
H	0.09	0.20
L	0.45	0.75
θ	0°	8°

SOP-14



符号	尺寸（毫米）	
	最小值	最大值
A	1.35	1.75
A1	0.10	0.25
A2	1.25	1.50
b	0.31	0.51
D	8.55	8.75
E	5.80	6.20
E1	3.80	4.00
e	1.27BSC	
H	0.17	0.25
L	0.40	1.27
θ	0°	8°

包装/订购信息

产品型号	温度范围	产品封装	运输及包装数量
CD8561AST5	-40℃~125℃	SOT23-5	编带和卷盘,每卷 3000
CD8561AS8	-40℃~125℃	SOP-8	编带和卷盘,每卷 2500
CD8561AS8-RL	-40℃~125℃	SOP-8	编带和卷盘,每卷 3000
CD8561AS8-REEL	-40℃~125℃	SOP-8	编带和卷盘,每卷 4000
CD8562AS8	-40℃~125℃	SOP-8	编带和卷盘,每卷 2500
CD8562AS8-RL	-40℃~125℃	SOP-8	编带和卷盘,每卷 3000
CD8562AS8-REEL	-40℃~125℃	SOP-8	编带和卷盘,每卷 4000
CD8562AMS8	-40℃~125℃	MSOP-8	编带和卷盘,每卷 3000
CD8564AS14	-40℃~125℃	SOP-14	编带和卷盘,每卷 2500
CD8564AS14-RL	-40℃~125℃	SOP-14	编带和卷盘,每卷 3000
CD8564AS14-REEL	-40℃~125℃	SOP-14	编带和卷盘,每卷 4000
CD8564ATS14	-40℃~125℃	TSSOP-14	编带和卷盘,每卷 2500
CD8564ATS14-RL	-40℃~125℃	TSSOP-14	编带和卷盘,每卷 3000
CD8564ATS14-RL	-40℃~125℃	TSSOP-14	编带和卷盘,每卷 4000

修订日志

版本	修订日期	变更内容	变更原因	制作	审核	备注
V1.0	2025.6.3	初版生成	常规更新	WW	LYL	